



זיילינקס (Xilinx), מפתחת ומייצרת רכיבים מתכנתים (FPGA), הכריזה כי ה- KU040 UltraScale Kintex, בזמן כשנה של יתרון, המוני לייצור שעובר בתעשייה הראשון ננומטר 20-ה התקן הינו מתוצרתה FPGAs היציאה לשוק בהשוואה להתקנים מתחרים. התקני ה-UltraScale Kintex מסווח הביניים של החברה מבוססים על הארכיטקטורה היחידה בתעשייה מסוג ASIC ומספקים יחס מיטבי של עלות/ביצועים/וואט עבור קשת רחבה של יישומים, לרבות OTN 100G, ניהול תנועה ועיבוד מנות, LTE Mode Mixed 8x8 ורדיו ועוד נתונים מרכזי, (ועיקוב מודיעין) ISR יישומי, 8K/4K צגי, WCDMA.

לוחות האימות והפיתוח (EVB) של UltraScale Kintex זמינים מזיילינקס ומשותפותיה. הלוחות של זיילינקס כוללים את לוח הפיתוח האוניברסאלי KCU105 ואת לוח האימות והפיתוח לטרנסיברים KCU1250.

ה-UltraScale Kintex FPGAs מספקים עד 1.16 מיליון תאי לוגיקה (Cells Logic), 5,520 יחידות DSP אופטימליות, זיכרון RAM של 76Mbits, טרנסיברים בקצב של 16.3Gbps עם יכולת backplane, וממשקי זיכרון DDR4 שפועלים ב-2400Mb/s ובנוסף, בלוקים מוקשחים של PCIe דור שלישי, ושל s/100Gb יחס עם הביניים לטווח חדש רף מציבים Kintex התקני Ethernet MAC ו-150Gb/s Interlaken IP Cores. ממוטב בין מחיר לביצועים בצריכת הספק נמוכה ביותר ב-28 ננומטר, ומציעים את מספר ה-DSP הגבוה ביותר הזמין ב-20 ננומטר.

{loadposition content-related}