



הטקסט 0 ספקית ה-Xilinx FPGA הציגה קטגוריית מוצר חדשה בשם acceleration compute adaptive (ACAP) platform. יישומים AI-ו דטה ביג יישומי עבור מחשב בפלטפורמת הטרואגנית ליבות המשלבת (ACAP) platform משפחת המוצר החדש יפותחו באמצעות טכנולוגיית תהליך 7nm ב-TSMC שתחל בייצור מאוחר יותר השנה. המשלוחים ילקוחו יחלו בשנת 2019.

חישוב פלטפורמת היא ACAP. FPGA-מ בהרבה גבוהים ביצועים בעלת תהיה ACAP כי מסרה Xilinx משולבת מרובה ליבות הטרואגנית שניתן לשנות ברמת החומרה כדי להתאים לצרכים של מגוון רחב של יישומים ועומסי עבודה. ניתן להתאים את ה-ACAP ניתן באופן דינמי במהלך הפעולה, ולטענתה הוא מספק רמות גבוהות של ביצועים לכל ואט.

אלה Xilinx אמרה, AI-ו דטה ביג של המתעורר בעידן יישומים של רחבה קבוצה להאיץ מסוגל ACAP כוללים: המרת וידאו, מסדי נתונים, דחיסת נתונים, חיפוש, היסק AI, גנומיקה, ראייה ממוחשבת] איחסון והאצת רשת.

מפתחי תוכנה וחומרה יוכלו לעצב מוצרים מבוססי ACAP עבור נקודת קצה, יישומי קצה וענן. משפחת המוצרים הראשונה של ה-ACAP] האורסט, תפותח בטכנולוגיית TSMC 7nm .

"מדובר בשיבוש טכנולוגי גדול בתעשייה וההישג ההנדסי המשמעותי ביותר שלנו מאז המצאת ה-FPGA", אמר ויקטור פנג, נשיא ומנכ"ל Xilinx.

{loadposition content-related}